PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2001-116777

(43)Date of publication of application: 27.04.2001

(51)Int.CI.

GO1R 19/165 B60K 6/02 GO1R 31/36 H02J 15/00

(21)Application number: 11-300205

(71)Applicant: HONDA MOTOR CO LTD

KEIHIN CORP

(22)Date of filing:

21.10.1999

(72)Inventor: TSURUMI TAKASHI

MAEDA TOMOHIKO

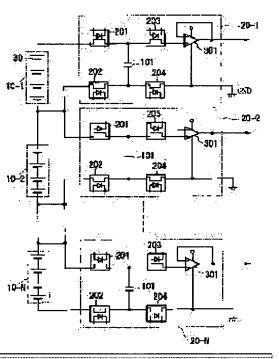
SAKAI KOJI **OSAWA NAOKI** SATO KAZUNORI

(54) BATTERY VOLTAGE MEASURING DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a battery voltage measuring device capable of highly accurately detecting battery voltage, reducing a cost and noise and miniaturization.

SOLUTION: The battery voltage measuring device is constituted of a capacitor 101 for charging the voltage of each module, switches 201, 202 for connecting or disconnecting the capacitor and the module, a voltage follower 301 for outputting the voltage of both the ends of the capacitor 101, and switches 203, 204 for connecting or disconnecting the voltage follower 301 and the capacitor 101. A photo MOSFET is used for the switches 201-204, the voltage follower is provided to prevent the discharge of the capacitor, and the battery voltage measuring device capable of miniaturization at a low cost is realized by using an inexpensively simple element.



LEGAL STATUS

[Date of request for examination]

08.06.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3430083

[Date of registration]

16.05.2003

(19)日本国特許庁(JP)

(12) 公開特許公報 (A) (11) 特許出願公開番号

特開2001-116777 (P2001-116777A) (43)公開日 平成13年4月27日(2001.4.27)

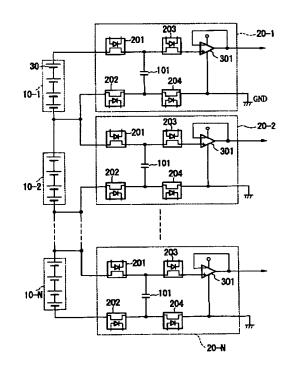
(51) Int. C1. 7 G 0 1 R B 6 0 K G 0 1 R H 0 2 J	19/165 6/02 31/36 15/00	識別	記号		F I G 0 1 R H 0 2 J B 6 0 K	19/165 31/36 15/00 9/00		テーマコード(参考) 2G016 2G035
	審査請求	有	請求項の数 5	OL			(全8頁)	
(21) 出願番号	特願平11-300205 平成11年10月21日(1999. 10. 21)				(71) 出願人	株式会社ケーヒン 東京都新宿区新宿4丁目3番17号 ▲鶴▼見 隆史 埼玉県和光市中央1丁目4番1号 株式会社 本田技術研究所内		
								最終頁に続く

(54) 【発明の名称】電池電圧測定装置

(57)【要約】

【課題】 電池電圧の高精度検出が可能であるととも に、コスト及びノイズを低減した、小型化可能な電池電 圧測定装置を提供する。

【解決手段】 各モジュールの電圧を充電するコンデン サ101と、このコンデンサとモジュールを接続あるい は非接続状態にするスイッチ201及び202と、コン デンサ101の両端の電圧を出力するボルテージフォロ ワ301と、このポルテージフォロワ301とコンデン サ101とを接続あるいは非接続状態にするスイッチ2 03、及び204とで電池電圧測定装置を構成する。そ して、上記スイッチ201~204にはフォトMOSF ETを使用し、また、コンデンサの放電を防止するため にボルテージフォロワを設けるなど、複雑な回路でな く、安価で簡単な素子を用いることにより、低コストで 小型化可能な電池電圧測定装置を実現する。



2

【特許請求の範囲】

【請求項1】 直列接続された複数の電池を、少なくとも1つの電池からなる複数のブロックに分割して、該ブロックの電圧を測定する電池電圧測定装置において、前記各ブロック毎に並列に設けられた蓄電素子と、前記蓄電素子の両端電圧に対応する出力電圧を得る電圧取得手段と、

前記蓄電素子と前記ブロックとの間に介挿され、該蓄電素子と該ブロックとを並列に接続する複数のスイッチング手段からなる第1のスイッチング手段群と、

前記蓄電素子と前記電圧取得手段の間に介挿され、該蓄 電素子と該電圧取得手段とを接続する複数のスイッチン グ手段からなる第2のスイッチング手段群と、

前記第1のスイッチング手段群及び前記第2のスイッチング手段群とを交互に切り替えて駆動する駆動手段と、 を具備することを特徴とする電池電圧測定装置。

【請求項2】 前記駆動手段は、前記スイッチング手段 群の切替え時においては、オン状態であったスイッチン グ手段群をオフ状態にした後、もう一方のスイッチング 手段群をオン状態にし、且つ、前記第1のスイッチング 手段群のオン状態時には、前記蓄電素子が前記ブロック と同等の電圧を保持した後に、前記第1のスイッチング 手段群をオフ状態にすることを特徴とする請求項1記載 の電池電圧測定装置。

【請求項3】 前記電圧取得手段は、入力インピーダンスが無限大であることを特徴とする請求項1記載の電池電圧測定装置。

【請求項4】 前記スイッチング手段は、双方向特性であり、且つ、該スイッチング手段を駆動する電源系と絶縁されていることを特徴とする請求項1記載の電池電圧測定装置。

【請求項5】 前記スイッチング手段は、フォトMOSFETで構成されることを特徴とする請求項3に記載の電池電圧測定装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、電池電圧を測定する電池電圧測定装置に係り、特に、複数の二次電池が直列接続されて構成される電池電圧において、この複数の電池電圧を適当数ごとに分割してモジュール化し、この各モジュールの電池電圧を正確に検出する電池電圧測定装置に関する。

[0002]

【従来の技術】従来から、車両走行用の駆動源としてエンジンの他にモータを備えたハイブリッド車両が知られている。このハイブリッド車両の一種に、モータでエンジンの出力を補助するパラレルハイブリッド車がある。このパラレルハイブリッド車は、例えば、加速時においてはモータによってエンジンの出力をアシストし、減速時においては、減速回生によってバッテリ等への充電を 50 前記電圧取得手段の間に介挿され、該蓄電素子と該

行うなど、様々な制御を行い、バッテリの残容量を確保 しつつ運転者の要求を満足できるようになっている。そ して、このバッテリは、高電圧が要求されるため、通常 複数の電池セルを直列接続して構成されている。

【0003】従来、このバッテリの電圧検出においては、バッテリを構成する直列接続された複数の電池セルを適当数ずつ分割してモジュール化し、各モジュールの電圧を検出し、この検出した電圧を加算してバッテリの電圧としていた。この電圧を検出する、電圧検出回路においては、例えば、差動増幅器と絶縁型のDC/DCコンバータを組み合わせた回路が用いられていた(特開平11-113182号公報)。

[0004]

【発明が解決しようとする課題】しかし、差動増幅器と 絶縁型DC/DCコンバータを使用して実施される電圧 測定装置は、使用する増幅器の同相電圧入力範囲により ゲインが制限されたり、使用する抵抗の誤差が増幅器全 体の精度に大きく影響するなど、高精度化が困難である という欠点があった。また、実装にあたっては、差動増 幅器に使用される増幅器は非常に高価であり、加えて、 電源として絶縁型のDC/DCコンバータ等が複数必要 となる等、高コストであるとともに小型化が困難である という欠点があった。更に、バッテリの電圧測定ライン を測定回路に常時接続する場合は、回路の暗電流がバッ テリの電荷の放電につながるため、暗電流を極力低減し た回路を設計しなければならならず、高精度な電圧測定 装置を実現するためには、設計上の抑制が多かった。

【0005】本発明はこのような事情に鑑みてなされたもので、電池電圧の高精度検出が可能であるとともに、コスト及びノイズを低減した、小型化可能な電池電圧測定装置を提供することを目的とする。また、2次電池に常時接続しても暗電流が少なく、2次電池の長期放置後も2次電池の電圧低下を最小限に抑えることができる電池電圧測定装置を提供することを目的とする。

[0006]

【課題を解決するための手段】上記目的を達成するために、本発明は、直列接続された複数の電池を、少なくとも1つの電池からなる複数のブロック(実施形態では、モジュール10)に分割して、該ブロックの電圧を測定する電池電圧測定装置(実施形態では、電池電圧測定装置20)において、前記各ブロック毎に並列に設けられた蓄電素子(実施形態では、コンデンサ101)と、前記で書素子の両端電圧に対応する出力電圧を得る電圧取得手段(実施形態では、ボルテージフォロワ301)と、前記蓄電素子と前記ブロックとの間に介挿され、該蓄電素子と該ブロックとを並列に接続する複数のスイッチング手段からなる第1のスイッチング手段群(実施形態では、スイッチ201、及び202)と、前記蓄電素子と前記電圧取得手段の間に介挿され、該蓄電素子と該

電圧取得手段とを接続する複数のスイッチング手段から なる第2のスイッチング手段群(実施形態では、スイッ チ203、及び204)と、前記第1のスイッチング手 段群及び前記第2のスイッチング手段群とを交互に切り 替えて駆動する駆動手段(実施形態では、CPU(中央 処理装置) 700) とを具備することを特徴とする。

【0007】このように構成することにより、ブロック の電圧検出に際して、高価な素子を使用していないた め、低コストで、また、小型化可能な電池電圧検出装置 を実現することができる。また、ブロック電圧は、コン デンサに一端充電された後、電圧取得手段、実施形態で はボルテージフォロワを介して、その先に設置されてい るA/D変換器などに入力されるため、高精度な電圧検 出が可能となる。加えて、コンデンサは対応するブロッ クと同等の電位に充電されると、電流はほとんど流れな くなるため、常時接続しても暗電流を少なくすることが できる。これにより、電池の長期放置後も、電池の容量 低下を最小限に抑えることが可能となる。

【0008】また、上記発明の前記駆動手段は、前記ス イッチング手段群の切替え時においては、オン状態であ ったスイッチング手段群をオフ状態にした後、もう一方 のスイッチング手段群をオン状態にし、且つ、前記第1 のスイッチング手段群のオン状態時には、前記蓄電素子 が前記ブロックと同等の電圧を保持した後に、前記第1 のスイッチング手段群をオフ状態にすることを特徴とす

【0009】このようにスイッチを駆動することによ り、全てのスイッチが同時にオン状態となることを回避 することができ、この結果、正確にブロックの電圧を検 出することが可能となる。なお、全てのスイッチング素 子をオフとする期間は、使用されるスイッチング素子の 応答速度よりも長く設定することが必要となる。

【0010】また、本発明の前記電圧取得手段は、入力 インピーダンスが無限大であることを特徴とする。この ように構成することにより、簡単で小型な素子により、 コンデンサから電荷を極力放電せずに電圧を検出するこ とが可能となる。これにより、より正確な被測定電圧を 測定することが可能となる。この結果、低コスト、小型 化可能、高精度である電池電圧測定装置を実現すること ができる。

【0011】前記スイッチング手段は、双方向特性であ り、且つ、該スイッチング手段を駆動する電源系と絶縁 されていることを特徴とする。

【0012】本発明の電池電圧測定装置においては、ブ ロックの両端電圧は、一端コンデンサに充電された後 に、ボルテージフォロワを介して、その先に設置されて いるA/D変換器などに入力される。ここで、電圧取得 手段は入力インピーダンスが無限大であるため、コンデ ンサに蓄えられている電荷は放電されない。従って、再 び、コンデンサとブロックとが接続されるまで、前回の 50 101との間に介挿され、モジュール10の正極、負極

ブロックの電圧に相当する電荷がコンデンサに蓄えられ ていることとする。このため、ブロックの電位と、コン デンサが保持している電荷によって、コンデンサの充 電、あるいは放電が行われることとなる。これにより、 プロック及びコンデンサを接続するスイッチング手段と して、双方向性のスイッチング手段が必要となる。

【0013】さらに、高電圧系の電源装置などの電圧を 検出する際などには、高電圧を測定しなければならない ため、これによる電圧のリークなどを回避しなければな らないため、スイッチング素子を駆動する電源系と、ス イッチが接続されている回路系とが絶縁されているスイ ッチング素子を使用することで、簡単に回路系とスイッ チの駆動系とを絶縁することが可能となる。

【0014】また、上記発明の前記スイッチング手段 は、フォトMOSFETで構成されることを特徴とす

【0015】このように構成することにより、前記スイ ッチを駆動する電源系と、バッテリ等の高圧系との絶縁 を取ることができる。例えば、従来は、電気自動車など に適用された場合では、フォトMOSFETを駆動する 電源である12 Vのバッテリ系と、被測定電池で構成さ れる高圧系のバッテリ系とを絶縁するのに、絶縁型のD C/DCコンバータなどが適用されていた。このDC/ DCコンバータに代わってフォトMOSFETを使用す ることにより、安価で小型化な素子で電源系と電池電圧 系を絶縁することが可能となる。

【0016】また、コンデンサの電位よりも、電池電圧 が低くなった場合には、コンデンサから電池への放電が 行われるため、双方向特性を持つフォトMOSFET等 のスイッチが好適となる。また、このフォトMOSFE Tは電流が流れる時に生じる電圧降下が小さいので、電 池電圧を正確に電圧検出手段へ出力することが可能とな

[0 0 1 7]

【発明の実施の形態】以下、図面を参照して本発明の一 実施形態について説明する。図1は、本発明の一実施形 態における電池電圧測定装置の構成を示すブロック図で ある。この図において、符号30は測定対象の二次電池 であり、複数の電池30が直列に接続されてモジュール 10が構成され、このモジュール10(10-1~10 -N) が複数直列接続されて例えば蓄電装置が構成され ている。符号20(20-1~20-N)は、各モジュ ール10(10-1~1°0-N)に対応して設けられて いる電圧検出回路であり、モジュール10(10-1~ 10−N)にそれぞれ並列に接続されている。

【0018】この電圧検出回路20(20-1~20-N) は、モジュール10と並列に接続されたコンデンサ 101と、コンデンサ101の正極側に接続されたボル テージフォロワ301と、モジュール10とコンデンサ 10

にそれぞれ設けられたスイッチ素子201、202と、 ポルテージフォロワ301とコンデンサ101との間に 介挿され、コンデンサ101の両極にそれぞれ設けられ たスイッチング素子203、204とにより構成されて いる。なお、上述のボルテージフォロワは、増幅率が1 であるオペアンプ(増幅器)であり、入力電圧がそのま ま出力端子へと出力される。

【0019】次に、上記構成による電圧検出回路の動作 について、図2を参照して説明する。なお、これら全て のスイッチ201~204は、外部に設けられたCPU 700によって駆動され、詳細は後述する。まず、図2 (a) に示すように、スイッチ201、202がオン、 スイッチ203、204がオフされる。これにより、モ ジュール10と、コンデンサ101は並列接続された閉 回路となり、モジュール10の電圧によって、コンデン サ101が充電される。そして、コンデンサ101がモ ジュール10と同等の電圧となり、この閉回路に電流が 流れなくなると、所定のタイミングに基づいてオン状態 であったスイッチ201、202がオフされる(図2の (b) 参照)。なお、この時、スイッチ203、204 はオフ状態のままである。

【0020】続いて、所定期間の後、所定のタイミング に基づいてスイッチ203、204がオンされる(図2 の(c)参照)。この時、スイッチ201、202はオ フ状態のままである。これにより、コンデンサ101の 両端電圧に対応する電圧が、その先に接続されているボ ルテージフォロワ301の出力現われる。このボルテー ジフォロワ301は上述したように、入力インピーダン スが無限大であるため、スイッチ203及び204をオ ンにすることによって形成される閉回路には、電流が流 れない。従って、抵抗成分による電圧降下も生じること が無く、コンデンサ101の両端電圧が増幅率1でボル テージフォロワ301の出力に現れることとなる。

【0021】そして、ボルテージフォロワ301の先に 接続されているA/D変換器などにより、ポルテージフ ォロワ301の出力がデジタル信号に変換され、このデ ジタル信号が、マイコン (図示略) などによって読み取 られることによって、各モジュールの電圧が検出され る。そして、各モジュールの電圧値を演算することによ り、電池全体としての電圧を検出することが可能とな

【0022】そして、次のタイミングでスイッチ203 及び204がオフされることによって全てのスイッチ2 01~203がオフされ、また、所定の期間後に、スイ ッチ201、及び202がオンされる。なお、この時、 モジュール10の電位に比べコンデンサ101の電位が 高かった場合は、コンデンサ101からモジュール10 へ向けて放電が行われることとなる。したがって、スイ ッチ201、及び202は、コンデンサ101の充電、

とされる。

【0023】このように、上述したような一連の動作 を、外部に設けられたCPU700が所定のタイミング で繰り返し行うことによって、モジュールの電圧が所定 のタイミングで検出されることが可能となる。また、上 述のようなスイッチの駆動を、全てのモジュール10 (10-1~10-N) において同じタイミングで行う ことことにより、同時刻における全てのモジュール10 (10-1~10-N) の電圧を検出することができ る。これに対し、各モジュールに対するスイッチングを 各タイミングで順次駆動することにより、モジュール1 0-1から10-Nまでの電圧を順次に所定のタイミン グに基づいて検出することも可能である。

【0024】また、スイッチの応答速度にはバラツキが あるため、スイッチの駆動信号を交互に出力していて も、応答速度によって、オン、オフの切替えが鈍ること がある。スイッチの駆動信号に対するスイッチの応答が 遅く、全てのスイッチ201~204がオン状態なって しまうと、モジュール10(10-1-10-N)の電 20 圧が検出不可能となってしまう。このような、状況を回 避するために、図2の(b)に示したステップを設け、 スイッチ201~204の応答速度の違いによる同時オ ン状態を回避する。従って、全てのスイッチ201~2 04をオフ状態とする期間は、使用されるスイッチ20 1~204の応答速度よりも長く設定することが必要と なる。

【0025】次に、上述のスイッチ201~204に使 用されるフォトMOSFETの構成及び駆動方法につい て説明する。上述のスイッチング素子は、図3に示すよ うに、光に反応してオン、オフするMOSFETと、光 を発するLED (発光ダイオード) などの発光素子によ って構成されている。そして、このLEDなどの発光素 子は、外部に設けられたCPU700によって駆動され る。具体的には、外部に設けられたCPU700から は、例えば0V~5Vの矩形波信号が出力されており、 この電圧に対応する電流が流れることにより発光素子が 光を発し、この光に対応してMOSFETが駆動され る。また、発光ダイオードのカソードは接地されてい

【0026】上述のフォトMOSFETは、フォトカプ ラなどと異なり双方向性であり、且つ、電源である発光 素子と、FETは電気的に絶縁されている。上述のスイ ッチ201~204は、電流が双方向に流れるため、使 用されるスイッチング素子は、双方向性であることが必 要となる。また、被測定電池が高圧である場合において も適応できるように、スイッチを駆動する電源系と、電 池電圧検出装置のスイッチであるMOSFETは絶縁さ れていなければならない。従って、電源系との絶縁が取 れ、且つ、双方向性のスイッチング素子であるフォトM 及び放電に対応できるよう、双方向性のスイッチが必要 50 OSFETは、本発明のスイッチ201~204に好適

であるといえる。

【0027】また、フォトMOSFETに代わり、上述 の条件を満たすようなスイッチング素子であれば、代用 が可能である。また、図1におけるコンデンサ101 と、ポルテージフォロワを接続するスイッチ203及び 204は電流が流れないため、スイッチを駆動する電源 系との絶縁が取れていれば、双方向性でなくてもよい。 したがって、フォトカプラなども使用することができ る。この場合、応答速度が異なる可能性があるため、全 てのスイッチをオフとする時間を長く設定する必要性が 10 生じる。

7

【0028】また、フォトMOSFETは、電流が流れ る時に生じる電圧降下が少ないという特性をもつ。した がって、フォトトランジスタ等を使用する時に、生じる Vcesatなどの問題を解消することができる。これ により、電池電圧をより正確に検出することが可能とな る。

【0029】なお、本実施形態では、電圧取得手段とし てヴォルテージフォロワを用いているが、このボルテー ジフォロワを介さずに、電圧を検出するA/D変換器に 直接接続してもよく、あるいは、ボルテージフォロワの 代わりに、差動増幅器、反転増幅器、非反転増幅器など を用いても良い。

【0030】なお、上記実施形態において、各電池セル を複数接続してモジュール化したものについて記載した が、単一の電池セルからなるものであってもよい。ま た、上記実施形態において、コンデンサ101は、電気 二重層コンデンサでもよい。また、容量の小さいコンデ ンサあるいは電気二重層コンデンサを直列に接続して構 成される蓄電素子でもよく、対応するブロックの電圧を 十分蓄えられる機能を持つものであれば、どのような構 成であってもよい。また、本発明は実施例に限るもので はなく、本発明の要旨を変えない範囲で実施例を適宜変 更して実施することができる。

【0031】次に、本発明の電圧検出装置の応用例とし て、パラレルハイブリッド車両のバッテリの電圧検出に 適用した場合について図を参照して説明する。図4は、 パラレルハイブリッド車両の概略構成を示す図である。 この図において、符号1は高圧系のバッテリであり、複 数のセルを直列に接続したモジュール10(10-1、 10-2…)を1単位として、更に複数個のモジュール を直列に接続して構成されている。各モジュール10 (10-1、10-2…)には、電圧を検出する電池電 圧測定装置20(20-1、20-2…)が設けられ、 この電池電圧測定装置によって検出された各モジュール の電圧値は、バッテリ制御装置5へ出力される。

【0032】また、バッテリ1に流れる電流を検出する 電流センサ、及びバッテリーの温度を検出する温度セン サは、所定のタイミングにしたがって、電流、温度をそ する。

【0033】符号2はパワードライブユニットであり、 スイッチング素子が2つ直列接続されたものが3つ並列 接続されて構成されている。符号3は燃料の燃焼エネル ギーで作動するエンジンであり、符号4はエンジン3と 併用して用いられ、電気エネルギーで作動するモータで ある。エンジン3及びモータ4の両方の駆動力は、オー トマチックトランスミッションあるいはマニュアルトラ ンスミッションよりなるトランスミッション(図示せ ず)を介して駆動輪(図示せず)に伝達される。また、 ハイブリッド車両の減速時には、駆動輪からモータ4に 駆動力が伝達され、モータ4は発電機として機能してい わゆる回生制動力を発生し、バッテリlの充電を行う。 なお、駆動用のモータ4とは別に、バッテリ1の充電用 の発電機を備える構成としてもよい。

【0034】モータ4の駆動及び回生は、モータ制御装 置6からの制御指令を受けてパワードライブユニット2 により行われる。具体的には、パワードライブユニット 2内部のスイッチング素子がモータ制御装置6によって オン、オフされることにより、バッテリーからの電力が 三相線を介してモータ2に供給されたり、あるいは、モ ータ2の回生電力がバッテリ1に供給される。

【0035】符号5はバッテリ制御装置であり、電圧検 出回路 20(20-1~20-N) から、バッテリ1を 構成する各モジュールの電圧V(Vl~Vn)を、電流 センサからバッテリーを流れるバッテリ電流 Ibatt を、温度センサからバッテリーの温度Tbattを所定 のタイミングで受け取り、これらの出力値からバッテリ 1の残容量SOCを算出する。

【0036】符号7は、エンジン制御装置であり、エン ジン回転数NE、車速等を所定期間毎にモニタして、モ ータ回生や、アシスト、減速などのモードを判断する。 また同時に、エンジン制御装置7は、上述のモード判定 の結果と、バッテリ制御装置5から送信された残容量S OCからアシスト/回生量の決定を行う。なお、バッテ リ制御装置5、モータ制御装置6、エンジン制御装置7 は、CPU(中央演算装置)およびメモリにより構成さ れ、制御装置の機能を実現するためのプログラムを実行 することによりその機能を実現させる。

【0037】上記構成におけるハイブリッド車両におい て、バッテリ1の電圧検出について説明する。まず、所 定のタイミングに基づいてバッテリ制御装置5は、スイ ッチ201、202をオンする信号を電圧検出回路20 へ出力する。そして、スイッチ201、202がこの信 号によってオンされると、モジュール10と、コンデン サ101は並列接続された閉回路となり、モジュール1 0の電圧によって、コンデンサ101が充電される。そ して、コンデンサ101がモジュール10と同等の電圧 となり、この閉回路に電流が流れなった後、バッテリ制 れぞれ検出し、これらの値をバッテリ制御装置5へ出力 50 御装置5は、所定のタイミングに基づいて、オン状態で

あったスイッチ 2 0 1、 2 0 2 をオフする信号を電圧検 出回路 2 0 へ出力する。この信号に基づいて、全てのス イッチ 2 0 1 ~ 2 0 4 がオフ状態となる。

【0038】続いて、所定期間の後、所定のタイミングに基づいて、バッテリ制御装置5はスイッチ203、204をオンする信号を電圧検出回路20へ出力する。この時、スイッチ201、202はオフ状態のままである。これにより、コンデンサ101に蓄えられていた電荷が導通状態であるスイッチ203を通って、その先に接続されているボルテージフォロワ301の入力端子に入力される。そして、ボルテージフォロワ301にに入力で出力される、即ち入力電圧が増幅率1で出力される、即ち入力電圧が出口端子に出力される。そして、ボルテリフォロワ301の出力は、バッテリ制御装置5に、ボルテリカる。バッテリ制御装置5は、この出力を読み取ることによって、バッテリ1の電圧を検知するとともに、バッテリ温度Tbattの値から、バッテリ1の残容量を検出する。

【0039】このように、高精度な電圧検出装置によって、バッテリの電圧を検出することにより、高精度でハイブリッド車両の各部の制御を行うことができる。また、本発明の電池電圧検出装置は小型で、安価なため、この電池電圧検出装置を適用することによりコストの低下も図ることができる。

[0040]

【発明の効果】以上説明したように、本発明の電池電圧 測定回路は、直列接続された複数の電池を、少なくとも 1つの電池からなる複数のブロックに分割し、各ブロッ ク毎に並列に設けられた蓄電素子と、ブロックと前記蓄 電装置を介して反対側に設けられ、蓄電素子の両端電圧 に対応する出力電圧を得る電圧取得手段と、蓄電素子と ブロックとの間に介挿され、蓄電素子と該ブロックとを 並列に接続する複数のスイッチング手段からなる第1の スイッチング手段群と、蓄電素子と電圧取得手段の間に 介挿され、蓄電素子と電圧取得手段とを接続する複数の スイッチング手段からなる第2のスイッチング手段群 と、第1のスイッチング手段群及び第2のスイッチング 手段群とを交互に切り替えて駆動する駆動手段とで構成 される。

【0041】このような構成によれば、高価な素子を使用していないため、低コストで、また、小型化可能な電池電圧検出装置を実現することができる。また、ブロック電圧は、コンデンサに一端充電された後、定電圧手段を介して電圧検出手段に入力されるため、ノイズが取り去られた正確な電圧が、ブロックの電圧として検出される。この結果、高精度な電圧検出を可能とする効果が得

られる。加えて、コンデンサは対応するブロックと同等の電位に充電されると、電流はほとんど流れなくなるため、常時接続しても暗電流を少なくすることができる。 これにより、電池の長期放置後も、電池の容量低下を最小限に抑えることが可能となる。

0.4 をオンする信号を電圧検出回路 2.0 へ出力する。この時、スイッチ 2.0 1.2 0.2 はオフ状態のままである。これにより、コンデンサ 1.0 1.0 に蓄えられていた電荷が導通状態であるスイッチ 2.0 3 を通って、その先に接続されているボルテージフォロワ 3.0 1 0.0 1

【0043】また、上記発明の前記スイッチング手段は、フォトMOSFETで構成される。フォトMOSFETはフォトMOSFETを駆動する電源と電気的に絶縁されている素子であるため、従来の絶縁DC/DCコンバータなどを使用すること無く、簡単に電源系との絶縁を取ることができる。これにより、回路構成を簡単化することができ、コストの低下、及び回路の小型化が可能となる。またフォトMOSFETは、電流が流れる際に生じる電圧降下が少ないため、正確な電圧が検出される効果が得られる。

【0044】また、前記発明の前記電圧取得手段は、ボルテージフォロワで構成されることにより、簡単で小型化可能な素子によって、コンデンサからの被測定電圧からノイズ成分を除去することが可能となるため、低コスト、小型化可能、高精度である電圧検出装置を実現することができる。

【図面の簡単な説明】

【図1】 本発明の一実施形態における電池電圧検出装 0 置の構成を示すブロック図である。

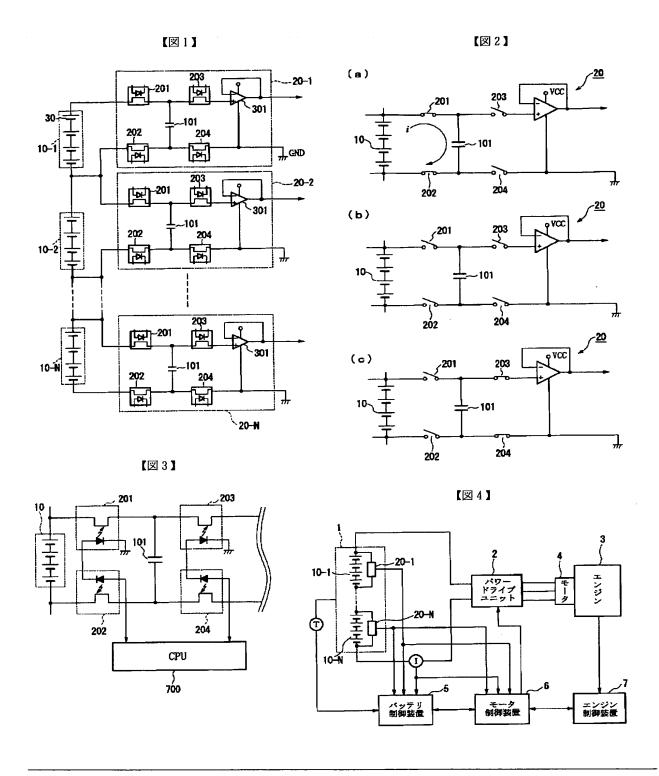
【図2】 同実施形態における電池電圧検出装置の動作を説明するための図である。

【図3】 同実施形態においてスイッチ201~204 に使用されるフォトMOSFETの構成を示す概略回路 図である。

【図4】 ハイブリッド車両の一種であるパラレルハイブリッド車両の全体構成を示すブロック図である。

【符号の説明】

- 1 バッテリ
- 40 5 バッテリ制御装置
 - 10 モジュール (ブロック)
 - 20 電池電圧測定装置
 - 3 0 2 次電池
 - 101 コンデンサ(蓄電素子)
 - 201~204 スイッチ (スイッチング手段)
 - 301 ボルテージフォロワ (電圧取得手段)
 - 700 CPU (駆動手段)



フロントページの続き

(72)発明者 前田 智彦

埼玉県和光市中央1丁目4番1号 株式会 社本田技術研究所内

(72) 発明者 酒井 浩二

埼玉県和光市中央1丁目4番1号 株式会 社本田技術研究所内 (72) 発明者 大澤 直樹

埼玉県和光市中央1丁目4番1号 株式会

社本田技術研究所内

(72) 発明者 佐藤 和則

東京都新宿区新宿四丁目3番17号 株式会

社ケーヒン内

F ターム(参考) 2G016 CA03 CB11 CB12 CC01 CC04

CC12 CD00 CD06 CD10

2G035 AA12 AA13 AA18 AA20 AB03

AC01 AC13 AD03 AD13 AD20

AD23 AD47